



Séminaire sur l'Intégration en Microélectronique

Philippe Flatresse - Technologie FDSOI 28nm : avenir de la Microélectronique Européenne

Salle de séminaire du LIRMM (Bat. 4)

26 novembre 2015

Philippe Flatresse (ST Microelectronics, Crolles) sera notre invité le **jeudi 26 novembre** afin d'échanger nos points de vue sur la technologie 28nm FDSOI.
Nombre de places limité. Inscription gratuite, mais obligatoire.

Programme

Lieu : Salle de Séminaires

- 09 : 30** Accueil/café
- 10 : 00** Présentation de **Philippe Flatresse**
- 11 : 00** **Amit Karel** : Étude comparative du comportement de circuit FDSOI/finFET en présence de défauts résistifs
- 11 : 30** **Rida Kheirallah** : Étude statistique de l'énergie dans les circuits CMOS FDSOI
- 12 : 00** **Stephan De-Castro** : Laser injection model on 28nm Bulk and FDSOI technologies
- 12 : 30** **Pascal Benoit** : Power Management in FDSOI Circuits
- 13 : 00** **Repas en commun sur place**
- 14 : 00** Ateliers par thème - 30 minutes
- 16 : 00** Fin de la journée

Contact organisation : Jean-Marc.Galliere@lirmm.fr
Contact inscription : caroline.lebrun@lirmm.fr

